

- エレクトリックシミュレーター: V-ELEQ

| に関して | 活用事例 | 推薦 | 製品パッケージ |

□ に関して □ □ □

□ 概要

V-ELEQはVirtual-Electric Equipmentの略字である。

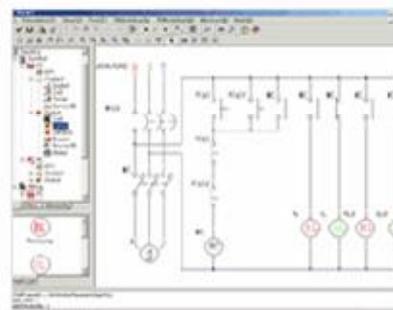
V-ELEQは電気回路の設計検証、構成要素の配列及び配線演習を提案するシミュレーションソフトウェアである。

V-ELEQはユーザーが電気要素で構成された仮想的設計をシミュレーションして電気回路を設計・分析するシミュレーションソフトウェアである。

□ 電気設計

\* 回路設計

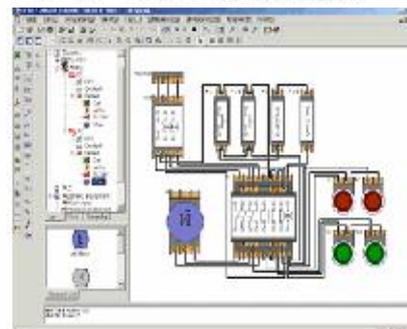
- 電気連結設計
- カラーと太さの電気配線の属性設定
- ショート回路エラーメッセージ
- 容量セットアップ
- 電源、モーター、LED、リレー等の多様な要素
- IEC規格
- 直流及び交流回路



モーターコントロールの順序図表

\* 仮想構成レイアウト及び電気配線

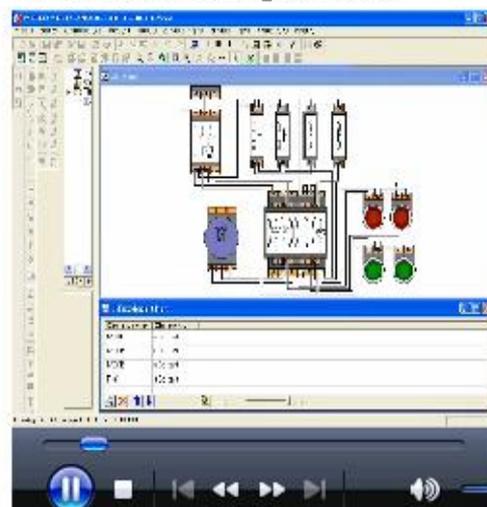
- Drag&Drop方式の易しい設計方式
- Undo/Redo/Copy/Cut/Paste/Rotation/Move
- 2/3次元モデルモードの転換
- 要素の任意定義が可能
- 仮想電気配線設計



モーターコントロールの電気配線図表

□ シミュレーションと検証

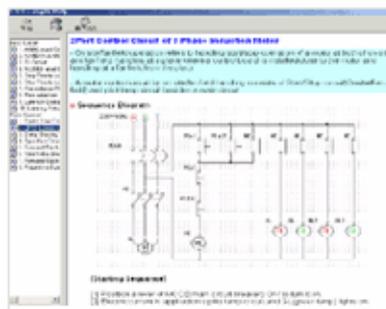
- 回路動作状態ディスプレイ
- 回路エラーアラームと電流流れのチェック
- カラー変化による電回路display
- 3D要素記号ライブラリー
- Time Function チャート
- シミュレーションエラーメッセー



モーターコントロールの作動

▫ 学習支援技能

- マルチメディア学習プログラムの提供
- 段階別 電気シーケンス/電気配線応用回路の提供
- シミュレーションと連動される実習例題の提供



シミュレーションができるマルチメディア ヘルプ

▫ 選択技能

\* PLC

- 多様なPLCモデルの支援
- ICE 基準のLD...等のプログラミング言語の支援
- 同時に多数のPLC Programの実行が可能であり、TAG LISTの作成及びプリント技能
- IN/OUTチャンネルの個数セットアップ
- PLCと機具のチャンネルを利用した直接連結
- 多様なPLC支援



\*自動コントロールライブラリー

- シリンダー、コンベヤー、センサー、ロボットなど..

▫ システムの要求仕

	最小	推薦
CPU	Pentium III	Pentium IV
MEMORY	64MB	128MB
HDD	300MB	500MB
GRAPHIC	1024X768	1024X768
VRAM	16MB	32MB
OS	Windows 98/ NT/ 2000/XP	

▫ 効果

- 自動化の為に必要な構成要素学習は段階的に可能である。
- 各モデルの演習を通じて現場適応能力は向上される。
- 回路の構築及び修正する時にシミュレーションが可能である。
- 演習装置はPLCなしに運営できるので投資費用は減少する。
- 新しい教育システムは多様なコンセプトと連携される。
- 自動操作教育を拡大するための後援